**Завдання на курсову роботу**

**з дисципліни «Комп'ютерна електроніка»**

**Варіант №5**

**1** Дослідити базову схему ТТЛ 3І-НЕ.

Вхідні дані для дослідження:

;

);

;

;

.

**2.** На базі досліджених базової схеми ТТЛ 3І-НЕ побудувати і дослідити модель -тригера з прямим синхронним інформаційним входом ,

прямим R та інверсним S асинхронними входами. Забезпечити ділення вхідної частоти на коефіцієнт К=4 при початкову стані . Синхронізація відбувається під час переходу з «0» в «1».

**3.** На базі -тригеру створити модель схеми чотирьохрозрядного

лічильника з коефіцієнтом ділення вхідної частоти .

**4.**Задати одноразовий режим роботи програмованого лічильника з модулем ділення М = 4. Коефіцієнт ділення вхідної частоти N=8403.

Завдання отримав Завдання видала

студент гр.КВ-41 доц. кафедри СПСКС

Горпинич-Радуженко І.О.\_\_\_\_\_\_ Сапсай Т.Г. \_\_\_\_\_\_\_\_

«29» вересня 2016 р. «\_\_» \_\_\_\_\_\_\_\_\_ 2016 р.